

Компания **AdMOS** была основана в 1997 году доктором Томасом Гнайтингом и в настоящее время насчитывает девять высококвалифицированных инженеров.

Программное обеспечение и измерительные системы **AdMOS** для моделирования транзисторов MOSFET и других полупроводников используются во всем мире. **AdMOS** инвестирует значительные средства в исследования и проекты с партнерами.



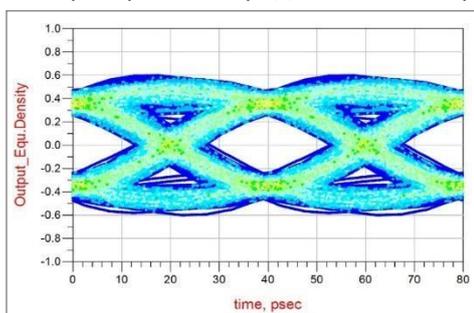
Техническая поддержка в проектировании ВЧ и высокоскоростных компонентов



AdMOS обеспечивает заказчикам проектирование и анализ пассивных компонентов на уровне печатных плат и кристаллов. Компания рассчитывает и оптимизирует продукцию клиентов с учетом целостности сигнала, электростатического, теплового и электромагнитного соответствия еще до изготовления прототипа.

Компания исследует коаксиальные соединители, соединители для последовательных шин USB или GbE, сложные межплатные высокоскоростные соединения или высоковольтные соединения для подвижных электрических устройств, а так же корпуса микросхем, многокристальные сборки, печатные платы и структуры на интегральных схемах.

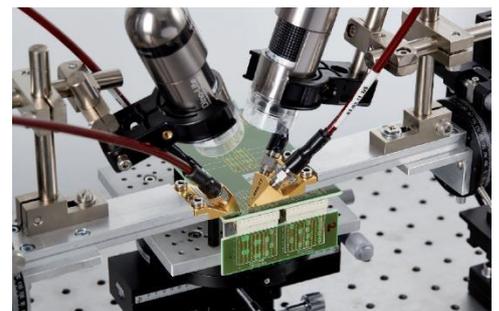
AdMOS использует современное программное обеспечение для трехмерного моделирования и анализа компонентов. В современной лаборатории определяются характеристики компонентов во



временной и частотной областях. Инженеры компании являются экспертами по полному системному моделированию,

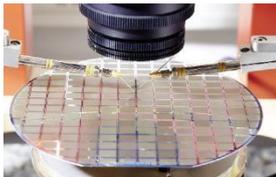
проектированию и могут подготовить технико-экономическое обоснование. Даже если продукт не

прошел тест на ЭМС, будут определены причины.



С помощью технологии моделирования будут показаны эффекты, которые являются не измеряемыми или плохо детектируемыми!

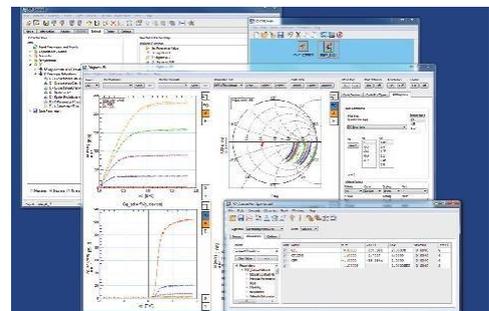
Имитационные модели



AdMOS создает имитационные модели в форматах SPICE, Touchstone, IBIS- или Verilog-A и предлагает всю необходимую поддержку для этих моделей. Это включает в себя проверку моделей путем их анализа во временной и частотной областях. Кроме того, компания **AdMOS** разрабатывает и производит необходимые контрольно-измерительные приборы.

Средства моделирования

AdMOS разрабатывает программное обеспечение, которое используется во всем мире на фабриках полупроводников, а также в конструкторских бюро для создания имитационных моделей КМОП транзисторов. В основе лежит программа IC-CAP. Программы **AdMOS** могут определять параметры всех стандартизированных имитационных моделей MOS, например модели PSP. Особое внимание уделяется моделям, которые, помимо отличного качества в рабочих точках постоянного тока, также охватывают переходные частоты в терагерцовом диапазоне. Инструменты моделирования MOS, интегрированные в IC-CAP.



AdMOS также реализует индивидуальные решения в этой области для нестандартных моделей или приложений, таких как статистическое моделирование или моделирование рассогласования.

Услуги КМОП моделирования

В интересах заказчиков разрабатываются библиотеки моделирования SPICE для процессов CMOS. Диапазон включает ультрасовременные процессы FinFET в нанометровом диапазоне, RF CMOS и высокое напряжение и высокопроизводительные MOSFETs.

Дискретные силовые устройства также являются частью портфолио **AdMOS**. Предоставляются следующие услуги моделирования:

- Полные библиотеки устройств, основанные на новейших имитационных моделях, которые содержат все статистические эффекты, необходимые для эффективного применения в аналоговых и цифровых схемах.
- Все необходимые измерения на полупроводниковых пластинах диаметром до 300 мм.
- Модели для RF MEMS и датчиков.
- Моделирование радиочастотных эффектов на основе S-параметров, шумовых и нелинейных характеристик.
- Влияние старения и эффектов деградации, SOA и многое другое.

Библиотеки моделирования и связанная с ними документация составляют в требуемых для заказчика форматах, которые обеспечивают легкую интеграцию в проектировочные решения клиентов.

